

DRIVING METHOD OF GAS DISCHARGE DEVICE

Publication number: JP11352924

Publication date: 1999-12-24

Inventor: HASHIMOTO YASUNOBU; YONEDA YASUSHI;
AWAMOTO KENJI; IWASA SEIICHI

Applicant: FUJITSU LTD

Classification:

- international: G09G3/20; G09G3/28; G09G3/20; G09G3/28; (IPC1-7):
G09G3/28

- European: G09G3/28T; G09G3/288C2R; G09G3/288C6

Application number: JP19980157107 19980605

Priority number(s): JP19980157107 19980605

Also published as:

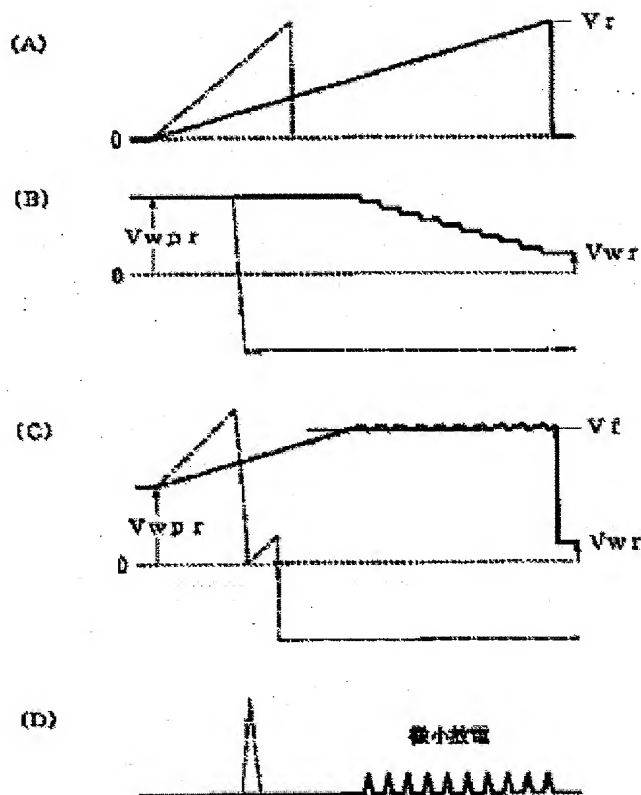
EP0967589 (A2)
US6456263 (B1)
EP0967589 (A3)

Report a data error here

Abstract of JP11352924

PROBLEM TO BE SOLVED: To solve narrowing in voltage margin by dispersion of discharge start voltage and enhance the reliability of drive.

SOLUTION: In the drive of a gas discharge device having first and second electrodes for generating a discharge and constituted so as to be capable of generating a wall voltage between the first and second electrodes, this driving method comprises performing a charge regulation of applying a voltage monotonously rising from a first set value lower than a discharge starting voltage V_f to a second set value V_r exceeding the discharge start voltage V_f between the first and second electrodes, thereby causing a plurality of discharges within the start period of the voltage to reduce the wall voltage.



Data supplied from the esp@cenet database - Worldwide

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平11-352924

(43) 公開日 平成11年(1999)12月24日

(51) Int.Cl.⁶

G 0 9 G 3/28

識別記号

F I

G 0 9 G 3/28

H

審査請求 未請求 請求項の数12 O L (全 17 頁)

(21) 出願番号 特願平10-157107

(22) 出願日 平成10年(1998)6月5日

(71) 出願人 000005223

富士通株式会社

神奈川県川崎市中原区上小田中4丁目1番
1号

(72) 発明者 橋本 康宣

神奈川県川崎市中原区上小田中4丁目1番
1号 富士通株式会社内

(72) 発明者 米田 靖司

神奈川県川崎市中原区上小田中4丁目1番
1号 富士通株式会社内

(74) 代理人 弁理士 久保 幸雄

最終頁に続く

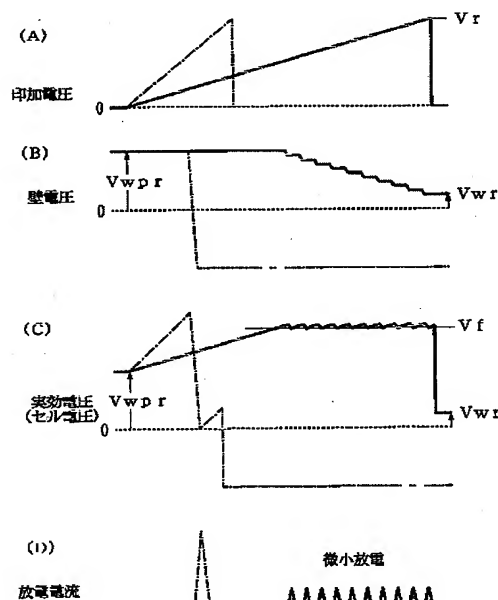
(54) 【発明の名称】 ガス放電デバイスの駆動方法

(57) 【要約】

【課題】 放電開始電圧のバラツキによる電圧マージンの縮小を解消し、駆動の信頼性を高めることを目的とする。

【解決手段】 放電を生じさせるための第1及び第2の電極を有し、第1及び第2の電極の間に壁電圧を生じさせることが可能な構造のガス放電デバイスの駆動方法に際して、第1及び第2の電極の間に放電開始電圧 V_f より低い第1設定値から放電開始電圧 V_f を越える第2設定値 V_r まで単調に上昇する電圧を印加することによって、電圧の上昇期間内に複数回の放電を生じさせて壁電圧を降下させる電荷調整を行う。

本発明の原理図



【特許請求の範囲】

【請求項1】放電を生じさせるための第1及び第2の電極を有し、当該第1及び第2の電極の間に壁電圧を生じさせることが可能な構造のガス放電デバイスの駆動方法であって、

前記第1及び第2の電極の間に第1設定値から第2設定値まで単調に上昇する電圧を印加することによって、当該電圧の上昇期間内に複数回の放電を生じさせて壁電圧を降下させる電荷調整を行うことを特徴とするガス放電デバイスの駆動方法。

【請求項2】単位放電領域を画定する複数のセルを有し、各セルには放電を生じさせるための第1及び第2の電極が配置され、当該第1及び第2の電極の間に壁電圧を生じさせることが可能な構造のガス放電デバイスの駆動方法であって、一定強度の放電を生じさせるための前処理として、全ての前記セルについて共通に前記第1及び第2の電極の間に第1設定値から第2設定値まで単調に上昇する電圧を印加することによって、当該電圧の上昇期間内に当該各セルにおいて複数回の放電を生じさせて壁電圧を降下させる電荷調整を行うことを特徴とするガス放電デバイスの駆動方法。

【請求項3】表示画面を構成する複数のセルを有し、各セルにおいて行選択のためのスキャン電極と列選択のためのデータ電極とが交差し、スキャン電極群とデータ電極群とのうちの少なくとも一方が壁電圧を生じさせるための誘電体層で覆われた構造のガス放電デバイスの駆動方法であって、

前記表示画面の帯電分布を一樣化するアドレッシング準備、表示内容に応じた帯電分布を形成するアドレッシング、及び交流電圧を印加して周期的に放電を生じさせる点灯維持とを繰り返す行い、

前記アドレッシング準備として、全ての前記セルで同一極性の壁電圧が生じた状態を形成する電荷形成と、全ての前記セルについて共通に前記スキャン電極と前記データ電極との間に第1設定値から第2設定値まで単調に上昇する電圧を印加することによって、当該電圧の上昇期間内に当該各セルにおいて複数回の放電を生じさせて壁電圧を降下させる電荷調整とを行うことを特徴とするガス放電デバイスの駆動方法。

【請求項4】表示画面を構成する複数のセルを有し、各セルにおいて面放電を生じさせるための電極対をなす第1及び第2の主電極が平行に並び、当該第1及び第2の主電極のうちの少なくとも一方が壁電圧を生じさせるための誘電体層で覆われた構造のガス放電デバイスの駆動方法であって、

前記表示画面の帯電分布を一樣化するアドレッシング準備、表示内容に応じた帯電分布を形成するアドレッシング、及び交流電圧を印加して周期的に放電を生じさせる点灯維持とを繰り返す行い、

前記アドレッシング準備として、全ての前記セルで同一極性の壁電圧が生じた状態を形成する電荷形成と、全ての前記セルについて共通に前記第1の主電極と前記第2の主電極との間に第1設定値から第2設定値まで単調に上昇する電圧を印加することによって、当該電圧の上昇期間内に当該各セルにおいて複数回の放電を生じさせて壁電圧を降下させる電荷調整とを行うことを特徴とするガス放電デバイスの駆動方法。

【請求項5】前記第1設定値をそれと前記単調に上昇する電圧の印加開始時点における壁電圧との和が放電開始電圧以下となる値とし、前記第2設定値をそれと前記印加開始時点における壁電圧との和が放電開始電圧を超える値とし、当該第1設定値から当該第2設定値までの上昇の割合を、壁電圧の極性が反転しない微小の放電が断続的に起こる範囲内の値とする請求項1乃至請求項4のいずれかに記載のガス放電デバイスの駆動方法。

【請求項6】前記アドレッシング準備の電荷形成において、前記電荷調整において印加する電圧と逆極性のランプ波形の電圧パルスを実を全ての前記セルに印加する請求項3又は請求項4記載のガス放電デバイスの駆動方法。

【請求項7】前記アドレッシング準備の電荷形成において、前記電荷調整において印加する電圧と逆極性の矩形波形の電圧パルスを全ての前記セルに印加する請求項3又は請求項4記載のガス放電デバイスの駆動方法。

【請求項8】前記アドレッシング準備の電荷調整において、鈍波波形の電圧パルスを全ての前記セルに印加する請求項3又は請求項4記載のガス放電デバイスの駆動方法。

【請求項9】前記アドレッシング準備の電荷調整において、段階的に電圧が上昇する階段波形の電圧パルスを全ての前記セルに印加する請求項3又は請求項4記載のガス放電デバイスの駆動方法。

【請求項10】前記アドレッシングにおいては、前記点灯維持において放電を生じさせるセルのみで放電を生じさせる請求項3、請求項4又は請求項6乃至請求項9のいずれかに記載のガス放電デバイスの駆動方法。

【請求項11】前記アドレッシングにおいては、前記点灯維持において放電を生じさせないセルのみで放電を生じさせる請求項3、請求項4又は請求項6乃至請求項9のいずれかに記載のガス放電デバイスの駆動方法。

【請求項12】表示情報であるフィールドを輝度の重み付けをした複数のサブフィールドで構成し、当該各サブフィールド毎に前記アドレッシング準備、前記アドレッシング、及び前記点灯維持を行う際に、前記各サブフィールドの前記点灯維持における放電回数を、1回単位で設定する請求項3、請求項4又は請求項6乃至請求項11のいずれかに記載のガス放電デバイスの駆動方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、PDP (Plasma Display Panel : プラズマディスプレイパネル)、PALC (Plasma Addressed Liquid Crystal : プラズマアドレス液晶) に代表されるガス放電デバイスの駆動方法に関する。

【0002】PDPは、カラー表示の実用化を機に大画面のテレビジョン表示デバイスとして普及しつつある。画面が大きくなるほど、セル構造の均等化が難しくなるので、放電特性のバラツキを許容することのできる電圧マージンの広い駆動方法が必要になる。

【0003】

【従来の技術】カラー表示デバイスとして3電極面放電構造のAC型PDPが商品化されている。これは、マトリクス表示のライン(行)毎に点灯維持のための一対の主電極(第1及び第2の電極)が配置され、列毎にアドレッシングのための第3の電極であるアドレス電極が配置されたものである。アドレッシングに際しては一方の主電極(第2の電極)が行選択に用いられる。面放電構造においては、カラー表示のための蛍光体層を主電極対を配置した基板と対向する他方の基板上に配置することによって、放電時のイオン衝撃による蛍光体層の劣化を軽減し、長寿命化を図ることができる。蛍光体層を背面側の基板上に配置した“反射型”は、前面側の基板上に配置した“透過型”よりも発光効率に優れる。

【0004】表示に際しては主電極を覆う誘電体層のメモリ機能が利用される。すなわち、ライン走査形式で表示内容に応じた帯電状態を形成するアドレッシングを行い、各ラインの主電極対に対して交番極性の点灯維持電圧 V_s を印加する。点灯維持電圧 V_s は(1)式を満たす。

$$【0005】V_f - V_w < V_s < V_f \quad \dots (1)$$

V_f : 放電開始電圧

V_w : 壁電圧

点灯維持電圧 V_s の印加により、壁電荷の存在するセルのみにおいてセル電圧 V_c (印加電圧と壁電圧の和であり実効電圧 V_{eff} ともいう)が放電開始電圧 V_f を越えて基板面に沿った面放電が生じる。点灯維持電圧 V_s の印加周期を短くすれば、見かけの上で連続した点灯状態が得られる。

【0006】表示の輝度は、単位時間あたりの放電回数に依存する。したがって、中間調はセル毎に1フィールドの放電回数を階調レベルに応じて設定することによって再現される。カラー表示は階調表示の一種であって、表示色は3原色の輝度の組合せによって決まる。なお、本明細書における「フィールド」とは、時系列の画像表示の単位画像である。すなわち、テレビジョンの場合にはインタレース形式のフレームの各フィールドを意味し、コンピュータ出力に代表されるノンインタレース形式(1対1インタレース形式とみなせる)の場合にはフ

レームそのものを意味する。

【0007】PDPによる階調表示には、1フィールドを輝度(つまり放電回数)の重み付けをした複数のサブフィールドで構成し、サブフィールド単位の点灯の有無の組合せによって1フィールドの総放電回数を設定する方法が用いられる。点灯維持電圧 V_s の印加周期(駆動周波数)を一定とした場合、輝度の重みが異なれば点灯維持電圧 V_s の印加時間が異なることになる。基本的には各サブフィールドに対して重みが 2^q ($q=0, 1, 2, 3, \dots$)で表されるいわゆる“バイナリーの重み付け”を行う。例えばサブフィールド数 k が8であれば、階調レベルが「0」～「255」の256($=2^8$)階調の表示が可能である。バイナリーの重み付けは重みに冗長性がなく多階調化に適している。ただし、動画表示における疑輪郭の防止などの目的で意図的に重みを重複させることもある。

【0008】各サブフィールドには、アドレッシング期間と点灯維持期間とに加えて、全てのセルについて帯電状態を均等化するためのアドレッシング準備期間が割り当てられる。点灯維持のための壁電荷の残存するセルと残存しないセルとが混在していると、アドレッシングのための放電の制御が困難になるからである。

【0009】従来においては、全てのセルに放電開始電圧を越える電圧を印加して強い放電を生じさせることによって、画面全体をほぼ無帯電状態とするアドレッシング準備が行われていた。強い放電で全てのセルに過剰の壁電荷が形成される。その後に電圧の印加を停止すると、壁電圧による自己消去放電が生じて壁電荷が消失する。そして、アドレッシング準備期間に続くアドレッシング期間において、点灯させるべきセルのみでアドレス放電を起こさせてそれらセルに新たに壁電荷を形成するアドレッシングが行われていた。

【0010】

【発明が解決しようとする課題】従来の駆動方法では、アドレッシング準備として壁電荷を消去してしまうので、セル構造の微妙な差異に因るセル毎の放電開始電圧 V_f のバラツキを考慮してアドレッシングの印加電圧を設定する必要があった。つまり、適正にアドレッシングを行うことのできる電圧マージンが放電開始電圧 V_f のバラツキ幅の分だけ狭くなるという問題があった。

【0011】また、アドレッシング準備期間において、その後の点灯維持期間で点灯させるセルだけでなく点灯させないセルでも強い放電を生じさせるので、特に全体的に暗い画像を表示するとき、画面の大半を占める背景部分が明るく見えてコントラストが低下するという背景輝度の増大の問題もあった。

【0012】さらに、アドレッシング準備期間において印加する電圧の極性によって、点灯維持期間の最後に印加する点灯維持電圧 V_s の極性が決まってしまうので、全てのサブフィールドについて点灯維持期間での放電回

数(つまり、印加する点灯維持電圧パルスの個数)を奇数又は偶数のどちらかに統一する必要があった。そのため、各サブフィールドの放電回数を最小でも2回単位で選定しなければならず、きめの細かい輝度の調整を行うことができなかった。なお、一部のサブフィールドについて他と点灯維持電圧 V_s の極性を異なるようにすると、自己消去放電を起こさせるために印加する電圧を極めて高くしなければならなくなり、実用的でなくなってしまう。

【0013】本発明は、放電開始電圧のバラツキによる電圧マージンの縮小を解消し、駆動の信頼性を高めることを目的としている。他の目的は、画像の表示を行う場合において背景輝度を低減し、表示のコントラストを高めることにある。さらに他の目的は、印加電圧の極性の制限を緩和し、駆動シーケンスの自由度を高めることにある。

【0014】

【課題を解決するための手段】本発明においては、独立に放電を生じさせることのできる複数の電極間隙のそれぞれで、放電開始電圧の差異に係わらず所定駆動電圧の印加によって適正強度の放電を確実に生じさせるため、前処理として各電極間隙に緩やかに上昇する電圧を印加し、それによって各電極間隙にその放電開始電圧の高低に応じた値の壁電圧を生じさせる。これにより、所定駆動電圧を印加したときに各電極間隙に加わる実効電圧を、それぞれの放電開始電圧に対して一定値だけ高い電圧にすることができる。すなわち、放電強度を決める実効電圧と放電開始電圧との差電圧が均等化されることになり、所定駆動電圧のマージンが広がる。

【0015】図1及び図2は本発明の原理図、図3は本発明に係る微小放電の電流-電圧特性を示す波形図である。一対の電極の間に、図1(A)に実線で示されるように第1設定値(例示は0ボルト)から第2設定値 V_r まで「緩やか」に上昇する電圧を印加する。この電圧を「電荷調整電圧」と呼称する。例示の電荷調整電圧は正極性のランプ電圧であるが、負極性の電圧とすることもでき、波形もランプに限定されない。

【0016】印加の開始時点での電極間の壁電圧の値を V_{wpr} とする。印加電圧の上昇につれて、図1(C)のように実効電圧は V_{wpr} から徐々に上昇する。実効電圧が放電開始電圧 V_f に達してから若干の遅れ時間が経過した時点で最初の放電が起こる。このとき、実効電圧は放電開始電圧 V_f より若干高い程度であるので、放電は弱く直ぐに終わる。微量の壁電荷が消失するだけで実効電圧が放電開始電圧 V_f より低くなるからである。このパルス性の放電において壁電圧の降下速度が印加電圧の上昇速度を瞬間的に上回って実効電圧が一旦降下する。実効電圧が降下するとき、 dV/di (V は実効電圧、 i は電流)の値は負となる(図3参照)。放電が終了して上昇に転じた実効電圧が印加電圧の上昇にともな

って再び放電開始電圧 V_f を越えると、2回目の放電が起こる。この放電も弱く直ぐに終わる。以後、電荷調整電圧を印加している期間においては、弱い放電(これを微小放電と呼称する)が周期的に起こり、微小放電が起こる毎に壁電圧が若干ずつ低下する。ただし、実効電圧は、最初の微小放電が起こった時点から電圧の印加を終了するまで、微小放電毎に放電開始電圧 V_f を跨ぐ微小電圧範囲内で周期的に変化するものの、ほぼ放電開始電圧 V_f に保持される。そして、電荷調整電圧の印加を終了すると、実効電圧は最終の微小放電の終了時点の壁電圧の値 V_{wr} まで低下する。この値 V_{wr} は概略的には(1)式で表されるとおり、放電開始電圧 V_f と印加電圧の最大値 V_r との差に相当する。

$$【0017】V_{wr} = V_f - V_r \quad \dots (1)$$

このように電荷調整電圧を印加して連続的に微小放電を起こさせることにより、印加開始時点の壁電圧の値 V_{wpr} が放電を生じさせることのできる範囲内の値であれば、電極対の構造に依存する放電開始電圧 V_f に応じた値 V_{wr} の壁電圧が生じるように、壁電荷量を調整することができる。

【0018】ここでいう「緩やか」とは、電圧の変化率が連続的に微小放電の起こる範囲内の値であることを意味する。微小放電の起こる範囲の上限の具体値は、例えば商品化されているPDPにおいて10[V/ μs]程度である。(1)式から明らかなように、印加終了時点の壁電圧の値 V_{wr} は、印加開始時点の壁電圧の値 V_{wpr} には依存せず、印加電圧の最大値 V_r の設定によって決まる。また、微小放電では放電ガスがほとんど励起されず発光が生じないか生じていても極めて微弱であるので、微小放電の回数が多数であっても表示のコントラストを損なうことはない。

【0019】なお、図1において1点鎖線で示されるように、急激に上昇する電圧(矩形波形を含む)を印加した場合には、最初に放電が起こるときの実効電圧が放電開始電圧 V_f より大幅に高いので、強い放電が起こって壁電圧の極性が反転する。そのため、以降に実効電圧が放電開始電圧 V_f を越えることはなく、一回きりの放電となる。また、これとは逆に、上昇の割合が上述の緩やかな範囲の下限よりも小さい極めて緩やかな所定の電圧を印加した場合には、実効電圧が放電開始電圧 V_f に近くそれを越えない状態のまま連続的に電流が流れて壁電圧が徐々に降下する。実効電圧及び電流はほぼ一定であり、 dV/di の値は常に正である。この現象を利用して壁電圧を調整することができるが、本発明のように微小放電を起こさせるのと比べると、壁電圧を十分に降下させるのに要する時間が大幅に長い。本発明の方が短い時間で壁電圧の調整を完了することができる。

【0020】次に、図2のように電荷調整電圧の印加に続いてそれと同極性の矩形波電圧を印加する場合を考える。矩形波電圧の波高値(振幅)を V_p とすると、矩形

波電圧の印加時点の実効電圧 V_c は、(2)式で表され
るとおり、その電極間隙の放電開始電圧 V_f よりも ΔV
($=V_p - V_r$)だけ異なる値となる。そして、 ΔV が
正ならば放電が起き、負であれば放電は起きない。

【0021】

$$\begin{aligned} V_c &= V_{wr} + V_p \\ &= V_f - V_r + V_p = V_f + \Delta V \quad \cdots (2) \\ \Delta V &: V_p - V_r \end{aligned}$$

つまり、 V_r 及び V_p の値を選定することにより、複数の電極間隙のそれぞれの放電開始電圧に差異があったとしても、全ての電極間隙の放電強度が揃う。矩形波電圧が例えばPDPの駆動におけるアドレッシングのためのパルスとすると、このパルスの印加の前に微小放電を起こさせて壁電圧を調整しておくことによりアドレッシングの電圧マージンが広がることになる。

【0022】電圧マージンを広げるためには、矩形波電圧と電荷調整電圧とが同極性であることが必要である。逆極性であると、複数の電極間隙の放電開始電圧の差異を広げるように壁電圧が変化し、電圧マージンを狭めることになる。

【0023】以上ように微小放電を起こさせて放電開始電圧の高低に応じた値の壁電圧を生じさせるには、電荷調整電圧の印加開始時点での壁電圧の値 V_{wpr} が印加終了時点の値 V_{wr} より高くなければならない。したがって、複数の電極間隙の一部又は全部の壁電圧がこの条件を満たしていない場合には、予め全ての電極間隙で条件を満たす壁電圧を生じさせておく必要がある。ただし、連続した微小放電が起こるのであれば、値 V_{wr} は放電開始電圧 V_f に依存して値 V_{wpr} の高低に依存しないので、値 V_{wpr} を厳密に制御する必要はない。

【0024】ここで、PDPのアドレッシングの前処理（アドレッシング準備）として微小放電を生じさせる場合を想定する。この場合、あるサブフィールドの点灯維持の終了後に電荷調整電圧の極性に応じて選定した極性の電圧を電荷調整電圧に先立って印加する。この電圧を「電荷形成電圧」と呼称する。全てのセルで放電を起こさせることもできるし、壁電荷の存在していない（以前のアドレッシングで消去された）セルのみで放電を起こさせることもできる。このように電荷形成電圧及び電荷調整電圧の計2回の電圧印加を行うアドレッシング準備においては、従来のように1回の電圧印加で壁電荷を消去するのとは違って、点灯維持の終了段階での壁電圧の極性に係わらず、全てのセルに所望の壁電圧を生じさせることが可能である。したがって、全てのサブフィールドの点灯維持期間の放電回数を揃える必要がなくなり、各サブフィールドの放電回数を1回単位で設定して輝度の重み付けを最適化することができる。また、自己消去放電の起こるような過剰の壁電圧を生じさせるものでないので、電荷形成電圧の印加による放電での壁電荷の移動量は少なく発光強度は小さい。つまり、従来よりもコ

ントラストが向上する。

【0025】請求項1の発明の方法は、放電を生じさせるための第1及び第2の電極を有し、当該第1及び第2の電極の間に壁電圧を生じさせることが可能な構造のガス放電デバイスの駆動方法であって、前記第1及び第2の電極の間に第1設定値から第2設定値まで単調に上昇する電圧を印加することによって、当該電圧の上昇期間内に複数回の放電を生じさせて壁電圧を降下させる電荷調整を行うものである。

【0026】請求項2の発明の方法は、単位放電領域を画定する複数のセルを有し、各セルには放電を生じさせるための第1及び第2の電極が配置され、当該第1及び第2の電極の間に壁電圧を生じさせることが可能な構造のガス放電デバイスの駆動方法であって、一定強度の放電を生じさせるための前処理として、全ての前記セルについて共通に前記第1及び第2の電極の間に第1設定値から第2設定値まで単調に上昇する電圧を印加することによって、当該電圧の上昇期間内に当該各セルにおいて複数回の放電を生じさせて壁電圧を降下させる電荷調整を行うものである。

【0027】請求項3の発明の方法は、表示画面を構成する複数のセルを有し、各セルにおいて行選択のためのスキャン電極と列選択のためのデータ電極とが交差し、スキャン電極群とデータ電極群とのうちの少なくとも一方が壁電圧を生じさせるための誘電体層で覆われた構造のガス放電デバイスの駆動方法であって、前記表示画面の帯電分布を一様化するアドレッシング準備、表示内容に応じた帯電分布を形成するアドレッシング、及び交流電圧を印加して周期的に放電を生じさせる点灯維持とを繰り返す行い、前記アドレッシング準備として、全ての前記セルで同一極性の壁電圧が生じた状態を形成する電荷形成と、全ての前記セルについて共通に前記スキャン電極と前記データ電極との間に第1設定値から第2設定値まで単調に上昇する電圧を印加することによって、当該電圧の上昇期間内に当該各セルにおいて複数回の放電を生じさせて壁電圧を降下させる電荷調整とを行うものである。

【0028】請求項4の発明の方法は、表示画面を構成する複数のセルを有し、各セルにおいて面放電を生じさせるための電極対をなす第1及び第2の主電極が平行に並び、当該第1及び第2の主電極のうちの少なくとも一方が壁電圧を生じさせるための誘電体層で覆われた構造のガス放電デバイスの駆動方法であって、前記表示画面の帯電分布を一様化するアドレッシング準備、表示内容に応じた帯電分布を形成するアドレッシング、及び交流電圧を印加して周期的に放電を生じさせる点灯維持とを繰り返す行い、前記アドレッシング準備として、全ての前記セルで同一極性の壁電圧が生じた状態を形成する電荷形成と、全ての前記セルについて共通に前記第1の主電極と前記第2の主電極との間に第1設定値から第2設

定値まで単調に上昇する電圧を印加することによって、当該電圧の上昇期間内に当該各セルにおいて複数回の放電を生じさせて壁電圧を降下させる電荷調整とを行うものである。

【0029】請求項5の発明の駆動方法は、前記第1設定値をそれと前記単調に上昇する電圧の印加開始時点における壁電圧との和が放電開始電圧以下となる値とし、前記第2設定値をそれと前記印加開始時点における壁電圧との和が放電開始電圧を越える値とし、当該第1設定値から当該第2設定値までの上昇の割合を、壁電圧の極性が反転しない微小の放電が断続的に起こる範囲内の値とするものである。

【0030】請求項6の発明の駆動方法は、前記アドレッシング準備の電荷形成において、前記電荷調整において印加する電圧と逆極性のランプ波形の電圧パルスを用いて前記セルに印加するものである。

【0031】請求項7の発明の駆動方法は、前記アドレッシング準備の電荷形成において、前記電荷調整において印加する電圧と逆極性の矩形波形の電圧パルスを用いて前記セルに印加するものである。

【0032】請求項8の発明の駆動方法は、前記アドレッシング準備の電荷調整において鈍波波形の電圧パルスを用いて前記セルに印加するものである。請求項9の発明の駆動方法は、前記アドレッシング準備の電荷調整において段階的に電圧が上昇する階段波形の電圧パルスを用いて前記セルに印加するものである。

【0033】請求項10の発明の駆動方法は、前記アドレッシングにおいて、前記点灯維持で放電を生じさせるセルのみで放電を生じさせるものである。請求項11の発明の駆動方法は、前記アドレッシングにおいて、前記点灯維持で放電を生じさせないセルのみで放電を生じさせるものである。

【0034】請求項12の発明の駆動方法は、表示情報であるフィールドを輝度の重み付けをした複数個のサブフィールドで構成し、当該各サブフィールド毎に前記アドレッシング準備、前記アドレッシング、及び前記点灯維持を行う際に、前記各サブフィールドの前記点灯維持における放電回数を1回単位で設定するものである。

【0035】

【発明の実施の形態】図4は本発明に係るプラズマ表示装置100の構成図である。プラズマ表示装置100は、マトリクス形式の薄型カラー表示デバイスであるAC型のPDP1と、m列nラインの画面ESを構成する縦横に並んだ多数のセルCを選択的に点灯させるための駆動ユニット80とから構成されており、壁掛け式テレビジョン受像機、コンピュータシステムのモニターなどとして利用される。

【0036】PDP1は、点灯維持放電（表示放電ともいう）を生じさせるための電極対をなす第1及び第2の主電極X、Yが平行配置され、各セルCにおいて主電極

X、Yと第3の電極としてのアドレス電極Aとが交差する3電極面放電構造のPDPである。主電極X、Yは画面ESのライン方向（水平方向）に延び、第2の主電極Yはアドレッシングに際してライン単位にセルCを選択するためのスキャン電極として用いられる。アドレス電極Aは列方向（垂直方向）に延びており、列単位にセルCを選択するためのデータ電極として用いられる。基板面のうち的主電極群とアドレス電極群とが交差する範囲が表示領域（すなわち画面ES）となる。

【0037】駆動ユニット80は、コントローラ81、データ処理回路83、電源回路84、Xドライバ85、スキャンドライバ86、Y共通ドライバ87、及びアドレスドライバ89を有している。なお、駆動ユニット80はPDP1の背面側に配置され、各ドライバとPDP1の電極とが図示しないフレキシブルケーブルで電気的に接続される。駆動ユニット80にはTVチューナ、コンピュータなどの外部装置からR、G、Bの各色の輝度レベル（階調レベル）を示す画素単位のフィールドデータDFが、各種の同期信号とともに入力される。

【0038】フィールドデータDFは、データ処理回路83におけるフレームメモリ830に一旦格納された後、後述のようにフィールドを所定数のサブフィールドに分割して階調表示を行うためのサブフィールドデータDs fに変換される。サブフィールドデータDs fはフレームメモリ830に格納され、適時にアドレスドライバ89に転送される。サブフィールドデータDs fの各ビットの値は、サブフィールドにおけるセルの点灯の要否を示す情報、厳密にはアドレス放電の要否を示す情報である。

【0039】Xドライバ85は全ての主電極Xに一括に駆動電圧を印加する。主電極Xの電気的な共通化は図示のようなパネル上の連結に限られず、Xドライバ85の内部配線、又は接続用ケーブル上での配線により行うことができる。スキャンドライバ86はアドレッシングにおいて各主電極Yに個別に駆動電圧を印加する。Y共通ドライバ87は点灯維持に際して全ての主電極Yに一括に駆動電圧を印加する。また、アドレスドライバ89はサブフィールドデータDs fに応じて計m本のアドレス電極Aを選択的に駆動電圧を印加する。これらドライバには電源回路84から図示しない配線導体を介して所定の電力が供給される。

【0040】図5はPDP1の内部構造を示す斜視図である。PDP1では、前面側基板構体の基材であるガラス基板11の内面に、行毎に一对一主電極X、Yが配列されている。行は画面における水平方向のセル列である。主電極X、Yは、それぞれが透明導電膜41と金属膜（バス導体）42とからなり、低融点ガラスからなる厚さ30 μ m程度の誘電体層17で被覆されている。誘電体層17の表面にはマグネシア（MgO）からなる厚さ数千オングストロームの保護膜18が設けられてい

る。アドレス電極Aは、背面側基板構体の基材であるガラス基板21の内面に配列されており、厚さ10 μ m程度の誘電体層24によって被覆されている。誘電体層24の上には、高さ150 μ mの平面視直線帯状の隔壁29が各アドレス電極Aの間に1つずつ設けられている。これらの隔壁29によって放電空間30が行方向にサブピクセル（単位発光領域）毎に区画され、且つ放電空間30の間隙寸法が規定されている。そして、アドレス電極Aの上方及び隔壁29の側面を含めて背面側の内面を被覆するように、カラー表示のためのR、G、Bの3色の蛍光体層28R、28G、28Bが設けられている。放電空間30には主成分のネオンにキセノンを混合した放電ガスが充填されており、蛍光体層28R、28G、28Bは放電時にキセノンが放つ紫外線によって局部的に励起されて発光する。表示の1ピクセル（画素）は行方向に並ぶ3個のサブピクセルで構成される。各サブピクセル内の構造体がセル（表示素子）Cである。隔壁29の配置パターンがストライプパターンであることから、放電空間30のうちの各列に対応した部分は全ての行Lに跨がって列方向に連続している。

【0041】以下、プラズマ表示装置100におけるPDP1の駆動方法を説明する。最初に階調表示及び駆動シーケンスの概要を説明し、その後に本発明に特有の印加電圧について詳述する。

【0042】図6はフィールド構成を示す図である。テレビジョン映像の表示においては、2値の点灯制御によって階調再現を行うために、入力画像である時系列の各フィールドf（符号の添字は表示順位を表す）を例えば8個のサブフレームsf1、sf2、sf3、sf4、sf5、sf6、sf7、sf8に分割する。言い換えれば、フレームを構成する各フィールドfを8個のサブフレームsf1～sf8の集合に置き換える。なお、コンピュータ出力などのノンインタレース形式の画像を再生する場合には、各フレームを8分割する。そして、これらサブフィールドsf1～sf8における輝度の相対比率がおおよそ1:2:4:8:16:32:64:128となるように重み付けをして各サブフィールドsf1～sf8のサステイン放電回数を設定する。サブフィールド単位の点灯／非点灯の組合せでRGBの各色毎に256段階の輝度設定を行うことができるので、表示可能な色数は256³となる。ただし、サブフィールドsf1～sf8を輝度の重みの順に表示する必要はない。例えば重みの大きいサブフィールドsf8をフィールド期間Tfの中間に配置するといった最適化を行うことができる。

【0043】各サブフィールドsf_j（j=1～8）に割り当てるサブフィールド期間Ts_{fj}は、本発明に特有の電荷調整を行うアドレッシング準備期間TR、表示内容に応じた帯電分布を形成するアドレッシング期間TA、及び階調レベルに応じた輝度を確保するために点灯

状態を維持するサステイン期間TSからなる。各サブフィールド期間Ts_{fj}において、アドレッシング準備期間TR及びアドレッシング期間TAの長さは輝度の重みに係わらず一定であるが、サステイン期間TSの長さは輝度の重みが大きいほど長い。つまり、1つのフィールドfに対応する8つのサブフィールド期間Ts_{fj}の長さは互いに異なる。

【0044】図7は駆動シーケンスの第1例を示す電圧波形図である。同図では、主電極X、Yの符号には対応する行の配列順位を示す文字（1, 2...n）を添え、アドレス電極Aの符号には対応する列の配列順位を示す文字（1～m）を添えてある。以下に説明する他の図においても同様である。

【0045】サブフィールド毎に繰り返される駆動シーケンスの概要は次のとおりである。アドレッシング準備期間TRにおいては、全てのアドレス電極A1～Amに対してパルスPra1とそれの反対極性のパルスPra2とを順に印加し、全ての主電極X1～Xnに対してパルスPrx1とそれの反対極性のパルスPrx2とを順に印加し、全ての主電極Y1～Ynに対してパルスPry1とそれの反対極性のパルスPry2とを順に印加する。ここでいうパルスの印加とは、一時的に電極を基準電位（例えば接地電位）と異なる電位にバイアスすることである。本例において、パルスPra1、Pra2、Prx1、Prx2、Pry1、Pry2は微小放電の生じる変化率のランプ電圧パルスである。また、パルスPra1、Prx1は負極性であり、パルスPry1は正極性である。

【0046】パルスPra2、Prx2、Pry2の印加が図1で説明した電荷調整電圧の印加に相当する。パルスPra1、Prx1、Pry1は、1つ前のサブフィールドにおいて点灯した“前回点灯セル”及び点灯しなかった“前回非点灯セル”に適當な壁電圧を生じさせるために印加される。パルスPra1、Prx1、Pry1の印加は電荷形成電圧の印加に相当する。

【0047】アドレッシング期間TAにおいては、1行ずつ順に各行を選択し、該当する主電極YにスキャンパルスPyを印加する。行の選択と同時に、アドレス放電を起こさせるべきセルに該当するアドレス電極Aに対してスキャンパルスPyと反対極性のアドレスパルスPaを印加する。書込みアドレス形式の場合は点灯すべきセル（今回点灯セル）にアドレスパルスPaを印加し、逆に消去アドレス形式の場合は点灯すべきでないセル（今回非点灯セル）にアドレスパルスPaを印加する。本発明はどちらのアドレス形式にも適用可能であるが、図7で例示の駆動シーケンスは書込みアドレス形式である。

【0048】スキャンパルスPyとアドレスパルスPaとが印加されたセルでは、アドレス電極Aと主電極Yとの間で放電が起こり、それがトリガーとなって主電極X、Yの間でも放電が起こる。これら一連の放電である

アドレス放電には、アドレス電極Aと主電極Yとの間（以下、電極間隙AYという）の放電開始電圧 Vf_{AY} と、主電極X、Yの間（以下、電極間隙XYという）の放電開始電圧 Vf_{XY} とが係わる。したがって、上述のアドレッシング準備期間TRにおいては、電極間隙XYと電極間隙AYの双方について壁電圧の調整を行うのである。

【0049】サステイン期間TSにおいては、最初に全ての主電極Y1～Ynに対して所定極性（例示では正極性）のサステインパルスPsを印加する。その後、主電極X1～Xnと主電極Y1～Ynとに対して交互にサステインパルスPsを印加する。本例では最終のサステインパルスPsは主電極X1～Xnに印加される。サステインパルスPsの印加によって、アドレッシング期間TAにおいて壁電荷の残された今回点灯セルで面放電が生じる。そして、面放電が生じる毎に電極間の壁電圧の極性が反転する。なお、サステイン期間TSにわたって不要の放電を防止するために全てのアドレス電極A1～AmをサステインパルスPsと同極性にバイアスする。

【0050】図8は図7に対応した印加電圧と壁電圧の波形図である。同図ではランプ電圧の変化率及び最大値が例示してある。アドレッシング準備期間TRにおけるパルス印加の作用は1つ前のサブフィールドの点灯状態によって異なる。

〔前回非点灯セル〕まず、前回非点灯セルでは、アドレッシング準備期間TRの開始時点での電極間隙XYの壁電圧 Vws_{XY} 及び電極間隙AYの壁電圧 Vws_{AY} は図中の鎖線で示されるとおりほぼ零である。したがって、パルス $Prx1$, $Pry1$, $Pra1$ の印加においては、印加電圧が各電極間隙XY, AYの放電開始電圧 Vf_{XY} , Vf_{AY} を超えた時点から微小放電が始まる。前回非点灯セルで放電を起こすには、電極間隙XYに対する印加電圧の最大値 Vpr_{XY} 及び電極間隙AYに対する印加電圧の最大値 Vpr_{AY} が(3)(4)式を満たさなければならない。

$$【0051】Vpr_{XY} > Vf_{XY} \quad \dots (3)$$

$$Vpr_{AY} > Vf_{AY} \quad \dots (4)$$

図中の括弧で囲まれた数値は、 $Vf_{XY} = 220 \pm \alpha$ ボルト、 $Vf_{AY} = 170 \pm \beta$ ボルトである場合の具体値である。例示における Vpr_{XY} は270(=170+100)ボルトであり、 Vpr_{AY} は220(=120+100)である。

【0052】パルス $Prx1$, $Pry1$, $Pra1$ の印加終了時点の電極間隙XYの壁電圧を $Vwpr_{XY}$ とし、同時点の電極間隙AYの壁電圧を $Vwpr_{AY}$ とすると、(5)(6)式が成り立つ。

$$【0053】Vwpr_{XY} = Vpr_{XY} - Vf_{XY} \quad \dots (5)$$

$$Vwpr_{AY} = Vpr_{AY} - Vf_{AY} \quad \dots (6)$$

パルス $Prx1$, $Pry1$, $Pra1$ に続いてパルス $Prx2$, $Pry2$, $Pra2$ を印加したときの放電が起

こる条件は、電極間隙XYに対する印加電圧の最大値を Vr_{XY} とし、電極間隙AYに対する印加電圧の最大値を Vr_{AY} として(7)(8)式で表される。

$$【0054】Vr_{XY} + Vwpr_{XY} > Vf_{XY} \quad \dots (7)$$

$$Vr_{AY} + Vwpr_{AY} > Vf_{AY} \quad \dots (8)$$

パルス $Prx2$, $Pry2$, $Pra2$ の印加終了時点の電極間隙XYの壁電圧を Vwr_{XY} とし、電極間隙AYの壁電圧を Vwr_{AY} とすると、(9)(10)式が成り立つ。

$$【0055】Vwr_{XY} = Vf_{XY} - Vr_{XY} \quad \dots (9)$$

$$Vwr_{AY} = Vf_{AY} - Vr_{AY} \quad \dots (10)$$

なお、 Vr_{XY} , Vr_{AY} の値が放電開始電圧を超えると壁電圧の極性が変わる。書込みアドレス形式の場合は、壁電圧 Vwr_{XY} がサステイン期間TSで放電の起きない十分に小さい値でなければならない。また、アドレッシングにおいてアドレスパルスPaとスキャンパルスPyが同時に印加されるセル以外で電極間隙AYで放電が起きてはならないので、壁電圧 Vwr_{AY} の値も十分に小さくなくてはならない。

【0056】壁電圧 Vwr_{XY} , Vwr_{AY} の値は零近辺に設定することもできる。セルの放電開始電圧のバラツキがあるので、そのバラツキ程度の値にはなるが、小さな値である。(7)～(9)式から明らかなように壁電圧には(11)(12)式の関係がある。

$$【0057】Vwpr_{XY} > Vwr_{XY} \quad \dots (11)$$

$$Vwpr_{AY} > Vwr_{AY} \quad \dots (12)$$

したがって、 Vwr_{XY} , Vwr_{AY} の値が小さければ、 $Vwpr_{XY}$, $Vwpr_{AY}$ の値も小さく設定できる。 Vwr_{XY} , Vwr_{AY} , $Vwpr_{XY}$, $Vwpr_{AY}$ の値が小さければ、電荷形成のための放電及び電荷調整のための放電における壁電圧変化量が少なく、発光量も少ない。

〔前回点灯セル〕一方、前回点灯セルについては、パルス $Prx1$, $Pry1$, $Pra1$ によって壁電圧の極性を反転させる。アドレッシング準備期間TRの開始時点では、アドレス電極Aの近傍の壁電荷はほぼ零であるので、この時点の電極間隙AYの壁電圧 Vws_{AY} は、電極間隙XYの壁電圧 Vws_{XY} の半分である。

【0058】アドレッシング準備期間TRの開始時点での壁電圧 Vws_{XY} , Vws_{AY} の極性は、パルス $Prx1$, $Pry1$, $Pra1$ による印加電圧の極性と同一であるので、(3)式及び(4)式を満たしておれば放電は起こる。放電が起これば、パルス $Prx1$, $Pry1$, $Pra1$ の印加終了後の壁電圧は前回非点灯セルと同一になり、パルス $Prx2$, $Pry2$, $Pra2$ の印加による壁電圧の推移は前回非点灯セルと同様である。

【0059】図9は駆動シーケンスの第2例を示す電圧波形図である。本例と図7の例とを見比べることによりサステインパルスPaの個数に制約がないことが判る。すなわち、上述の図7の例ではサステイン期間TSの最終のサステインパルスPaが主電極X1～Xnに印加さ

れたが、本例では主電極Y1~Ynに印加される。つまり、サステイン期間TSの終了時点での壁電圧の極性が図7の例と反対になる。しかし、アドレッシング準備期間TRにおいては図7の例と同一条件のパルスPrx1, Pry1, Pra1, Prx2, Pry2, Pra2が印加される。

【0060】図10は図9に対応した印加電圧と壁電圧の波形図である。前回非点灯セルにおける壁電圧の推移は図7と同様になる。前回点灯セルにおいては、パルスPrx1, Pry1, Pra1の最大値の選定によって、放電が起こる場合と起こらない場合が生じる。図では放電の起こる場合の壁電圧の推移を破線で示し、起

$$Vwpr_{XY} = Vpr_{XY} - Vf_{XY}$$

$$Vwpr_{XY} = Vws_{XY}$$

$$Vwpr_{AY} = Vpr_{AY} - Vf_{AY}$$

$$Vwpr_{AY} = Vws_{AY}$$

しかし、パルスPrx1, Pry1, Pra1の印加による放電の有無に係わらず、(17)(18)式が成り立つ。

【0063】

$$Vwpr_{XY} \geq Vpr_{XY} - Vf_{XY} \quad \dots (17)$$

$$Vwpr_{AY} \geq Vpr_{AY} - Vf_{AY} \quad \dots (18)$$

したがって、(5)~(8)式を考慮すると、パルスPrx2, Pry2, Pra2の印加によって必ず放電の起こることが判る。

【0064】図11は駆動シーケンスの第3例を示す電圧波形図である。上述の第1例及び第2例は、今回点灯セルでアドレス放電を起こさせる書込みアドレス形式の駆動例であったが、今回非点灯セルでアドレス放電を起こさせる消去アドレス形式にも本発明を適用することができる。

【0065】図7及び図9の駆動シーケンスとの差異は、サステイン期間TSにおける最初のサステインパルスPsの印加対象である。消去アドレス形式では、アドレッシング期間TAの終了時点で、主電極Y1~Ynには負の壁電荷、主電極X1~Xnには正の壁電荷が溜まっているので、最初にサステインパルスPsを主電極1~Xnに印加する。サステインパルスPsを負極性とする場合は逆に主電極Y1~Ynに印加する。例示は最終のサステインパルスPsを主電極1~Xnに印加するものであるが、主電極Y1~Ynに印加してもよい。消去アドレス形式でもサブフィールド毎にサステインパルスPaの個数を1個単位で設定可能である。

【0066】アドレッシング準備期間TRでの壁電圧の変化は第1例及び第2例と同様である。ただし、アドレッシング準備期間TRの終了時点における電極間隙XYの壁電圧Vwr_{XY}が、点灯維持に十分な値でなければならない。壁電荷の極性は主電極Yが負側である。壁電圧Vwr_{XY}に合わせて壁電圧Vwpr_{XY}も大きくする。

【0067】図12は駆動シーケンスの第4例を示す電

こらない場合の壁電圧の推移を実線で示してある。

【0061】電極間隙XY, AYで放電の起こる条件は(13)(14)式で表される。

$$Vpr_{XY} - Vws_{XY} > Vf_{XY} \quad \dots (13)$$

$$Vpr_{AY} - Vws_{AY} > Vf_{AY} \quad \dots (14)$$

パルスPrx1, Pry1, Pra1の印加終了時点での壁電圧Vwpr_{XY}, Vwpr_{AY}は、パルスPrx1, Pry1, Pra1の印加で放電の起こる場合と起こらない場合とで異なり、(15)(15')(16)(16')式で表される。

【0062】

〔放電の起こる場合〕... (15)

〔放電の起こらない場合〕... (15')

〔放電の起こる場合〕... (16)

〔放電の起こらない場合〕... (16')

圧波形図である。アドレッシング準備期間TRにおいて、パルスPrx2, Pry2, Pra2による電荷調整に先立って、全ての主電極Y1~Ynに矩形波形のパルスPry1'を印加することによって、全てのセルに所定の壁電圧を生じさせる。パルスPry1'の波高値は、放電開始電圧Vf_{XY}, Vf_{AY}を超えるように設定する。

【0068】図13は図12に対応した印加電圧と壁電圧の波形図である。前回非点灯セルではパルスPry1'の印加によって1回の放電が起こる。この放電は壁電圧Vwpr_{XY}, Vwpr_{AY}を生じさせる。パルスPrx2, Pry2, Pra2の印加以降の壁電圧の変化は第1例と同様である。ただし、消去アドレス形式の場合は、パルスPrx2, Pry2, Pra2の印加終了時点の壁電圧Vwr_{XY}が十分に大きくなるようにパルスPry1'の波高値を設定しなければならない。

【0069】前回点灯セルでは、パルスPry1'の印加によっては放電が起きない。印加時点の壁電圧Vws_{XY}の極性がパルスPry1'と反対になるからである。したがって、第2例におけるパルスPrx1, Pry1, Pra1で放電の起きない場合と同様であり、(19)(20)式が成り立つ。

$$Vwpr_{XY} = Vws_{XY} \quad \dots (19)$$

$$Vwpr_{AY} = Vws_{AY} \quad \dots (20)$$

図14は図12の変形例の印加電圧と壁電圧の波形図である。

【0071】Vws_{XY}は点灯維持に十分な大きさであるので、消去アドレス形式を採用しても問題はない。すなわち、図14のようにサステイン期間TSの終了時点の壁電圧の極性が図13の例と反対であっても、適正なアドレッシング準備は可能である。ただし、パルスPry1'の印加によって前回点灯セルでも放電が起こる。前回非点灯セルの壁電圧の変化は、サステイン期間TSの終了時点の壁電圧の極性に依存しない。

【0072】図15は駆動波形の第1変形例を示す図である。微小放電を起こさせるために印加する電圧は、必ずしも零から一定の変化率で上昇させる必要はない。印加電圧が放電開始電圧 V_f に達するまでは放電が起こらないので、壁電圧を考慮してセル電圧が放電開始電圧を越えない範囲内の設定値 V_q まで急激に立ち上がり、その後設定値 V_r まで緩やかに上昇する電圧を印加してもよい。例示のように例えば主電極Xに矩形波形の電圧を印加し、他方の主電極Yにランプ波形の電圧を印加すれば、電極間隙XYの合成印加電圧は台形波形となる。

【0073】図16は駆動波形の第2変形例を示す図である。ランプ電圧の代わりに鈍波波形の電圧を印加して微小放電を起こさせることができる。ただし、電圧の上昇が緩やかになる以前にセル電圧が放電開始電圧に達してはならない。

【0074】図17は駆動波形の第3変形例を示す図である。ランプ電圧の代わりに微小なステップをもつ階段波形の電圧を印加して微小放電を起こさせることができる。ステップの設定により微小放電の大きさを制御することができる。

【0075】以上の実施形態は主電極X、Y及びアドレス電極Aが誘電体で被覆された構造のPDP1を駆動対象としてのものであった。しかし、対をなす電極の片方のみが誘電体で被覆された構造にも本発明を適用することができる。例えばアドレス電極Aを覆う誘電体がない構造、又は主電極X、Yの一方が放電空間30に露出した構造であっても電極間隙XY、AYに適当な壁電圧を生じさせることができる。印加電圧の極性、値、印加時間、上昇の変化率は例示に限定されない。また、本発明は、PDP、PALCを含む表示デバイスだけでなく、壁電荷が放電に係わる構造の他のガス放電デバイスに適用可能である。ガス放電を表示のために起こさせる必要はない。

【0076】

【発明の効果】請求項1乃至請求項12の発明によれば、放電開始電圧のバラツキによる電圧マージンの縮小を解消し、駆動の信頼性を高めることができる。

【0077】請求項6の発明によれば、画像の表示を行う場合において背景輝度を低減し、表示のコントラストを高めることができる。請求項12の発明によれば、印加電圧の極性の制限を緩和し、駆動シーケンスの自由度を高めることができる。

【図面の簡単な説明】

【図1】本発明の原理図である。

【図2】本発明の原理図である。

【図3】本発明に係る微小放電の電流-電圧特性を示す波形図である。

【図4】本発明に係るプラズマ表示装置の構成図である。

【図5】PDPの内部構造を示す斜視図である。

【図6】フィールド構成を示す図である。

【図7】駆動シーケンスの第1例を示す電圧波形図である。

【図8】図7に対応した印加電圧と壁電圧の波形図である。

【図9】駆動シーケンスの第2例を示す電圧波形図である。

【図10】図9に対応した印加電圧と壁電圧の波形図である。

【図11】駆動シーケンスの第3例を示す電圧波形図である。

【図12】駆動シーケンスの第4例を示す電圧波形図である。

【図13】図12に対応した印加電圧と壁電圧の波形図である。

【図14】図12の変形例の印加電圧と壁電圧の波形図である。

【図15】駆動波形の第1変形例を示す図である。

【図16】駆動波形の第2変形例を示す図である。

【図17】駆動波形の第3変形例を示す図である。

【符号の説明】

1 PDP (ガス放電デバイス)

X 主電極 (電極)

Y 主電極 (スキャン電極)

A アドレス電極 (データ電極)

V_q 電圧値 (第1設定値)

V_r 電圧値 (第2設定値)

C セル

V_w 壁電圧

ES 表示画面

Pra_2, Prx_2, Pry_2 パルス (電荷調整において印加する電圧)

Pra_1, Prx_1, Pry_1 パルス (ランプ波形の電圧パルス)

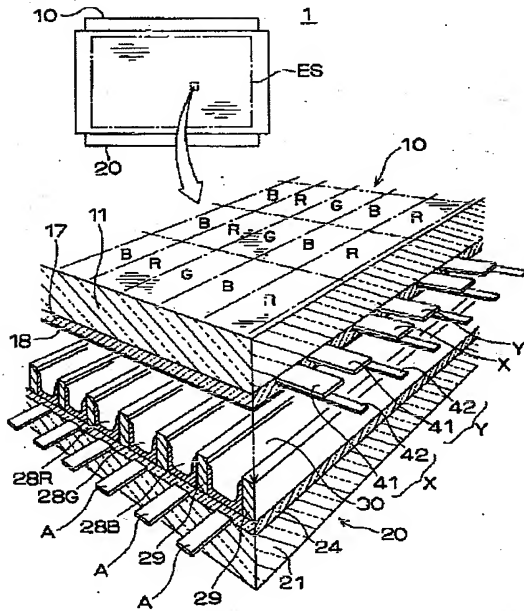
Pry_1' パルス (矩形波形の電圧パルス)

f フィールド

sf1~8 サブフィールド

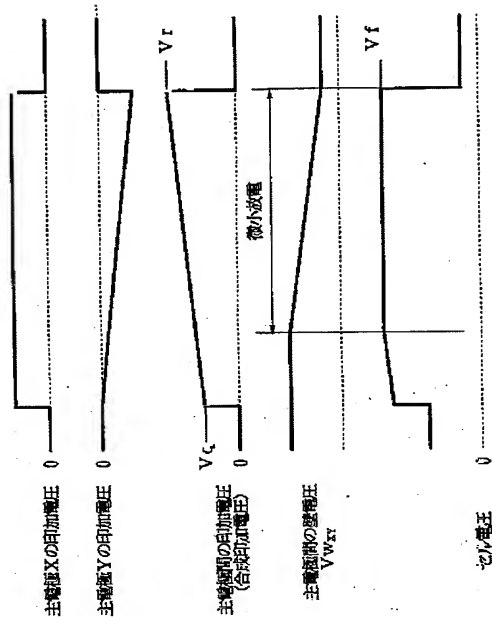
【図5】

本発明に係るPDPの内部構造を示す分解斜視図



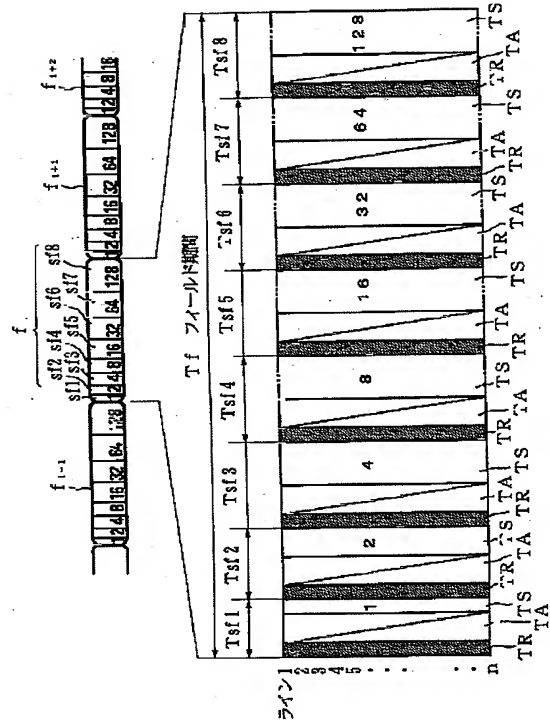
【図15】

駆動波形の第1変形例を示す図



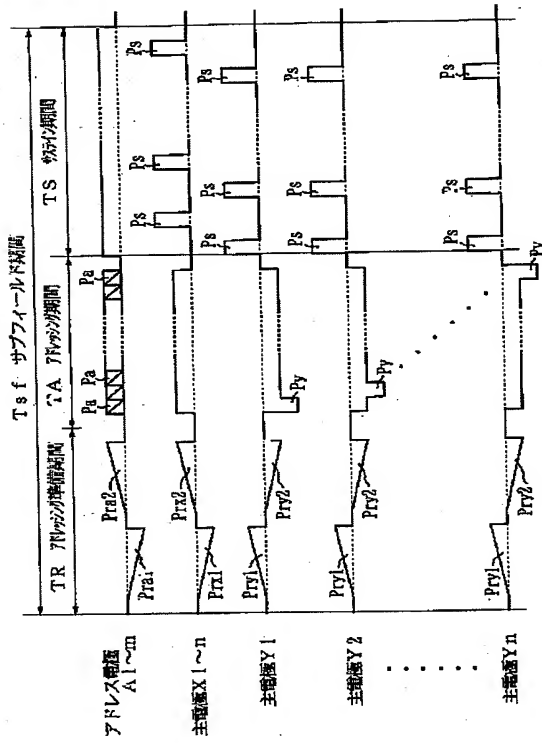
【図6】

フィールド構成を示す図



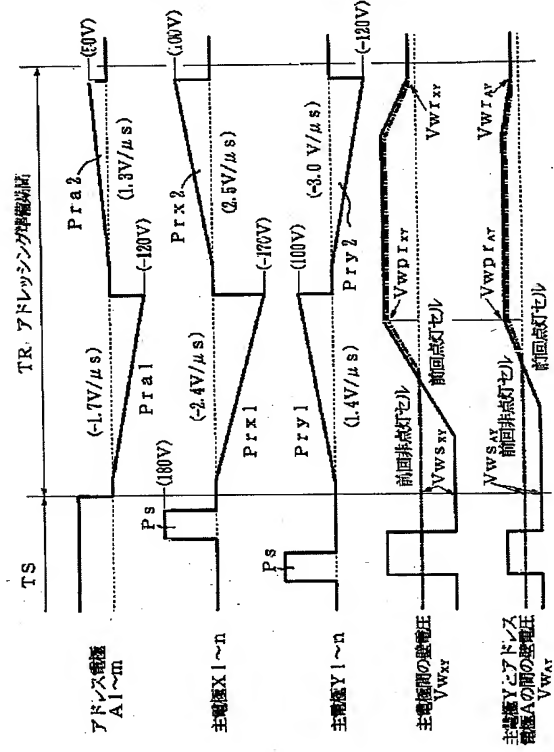
【図7】

駆動シーケンスの第1例を示す電圧波形図



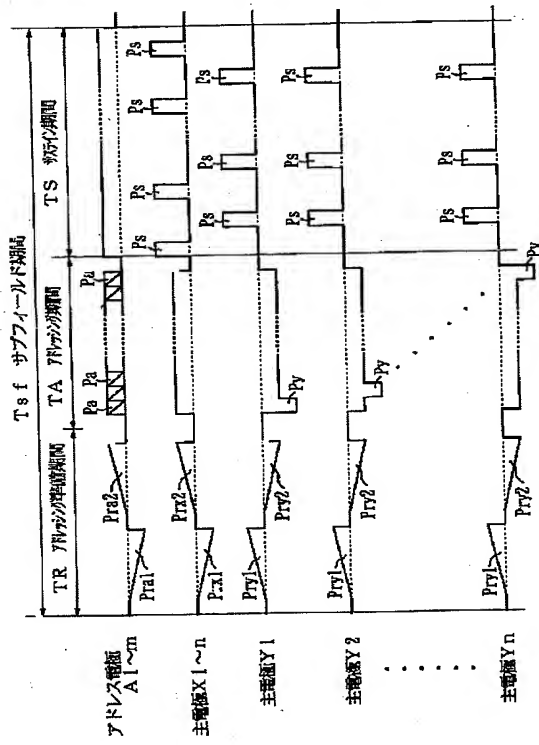
【図8】

図7に対応した印加電圧と壁電圧の波形図



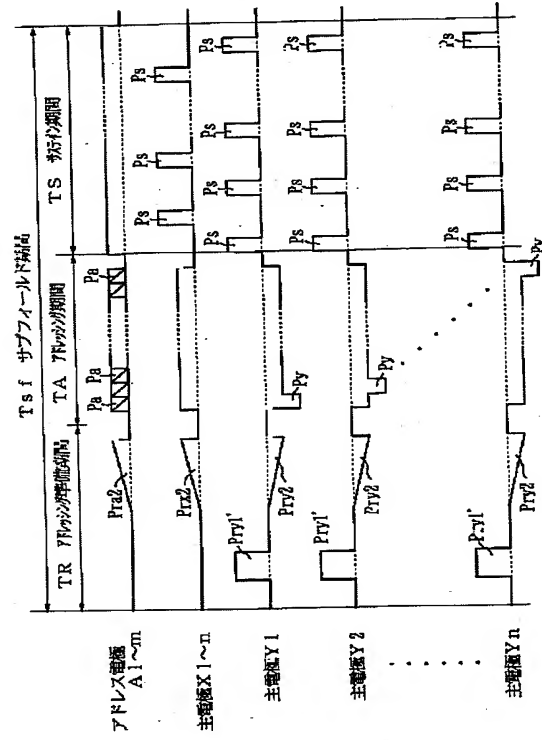
【図11】

駆動シーケンスの第3例を示す電圧波形図



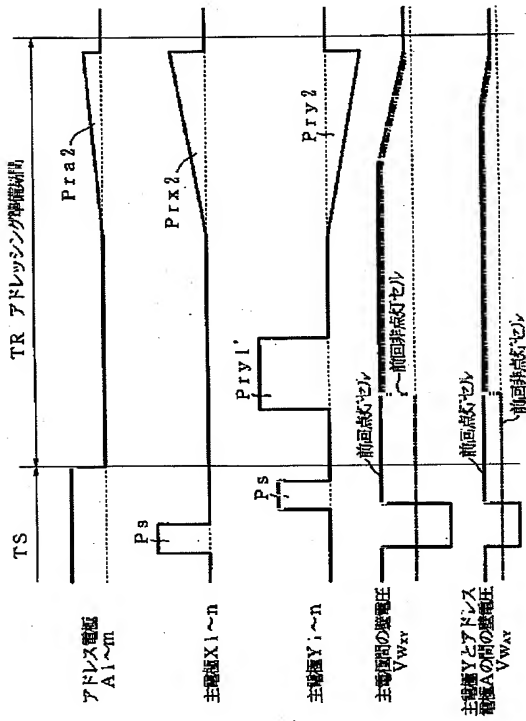
【図12】

駆動シーケンスの第4例を示す電圧波形図



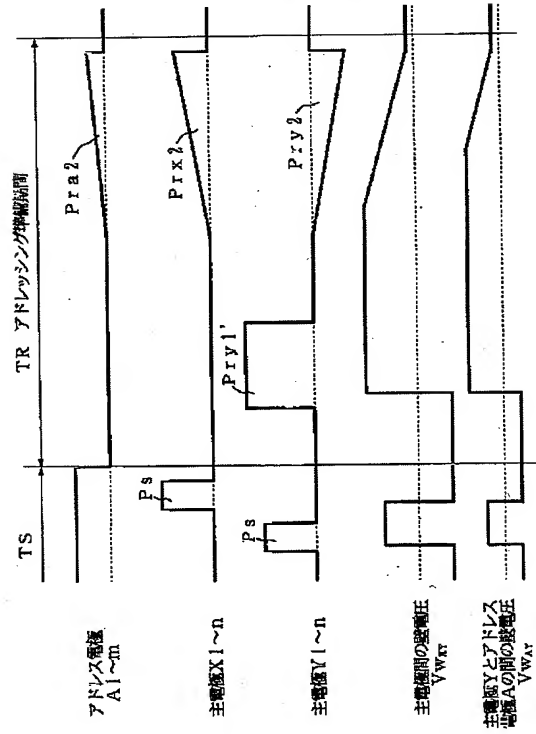
【図13】

図12に対応した印加電圧と読電圧の波形図



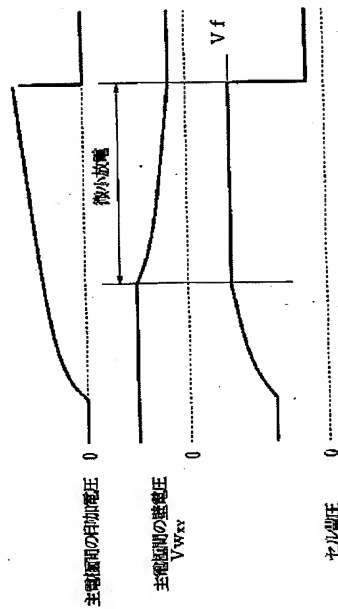
【図14】

図12の変形例の印加電圧と読電圧の波形図



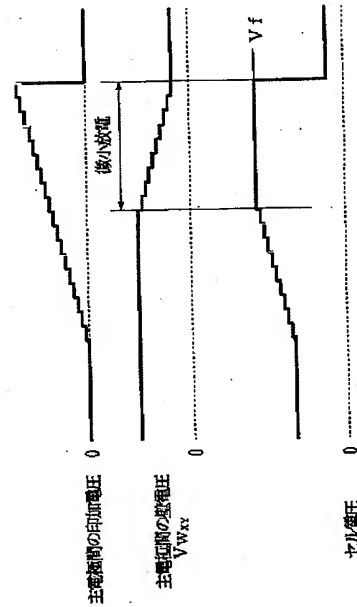
【図16】

駆動波形の第2変形例を示す図



【図17】

駆動波形の第3変形例を示す図



フロントページの続き

(72)発明者 栗本 健司
 神奈川県川崎市中原区上小田中4丁目1番
 1号 富士通株式会社内

(72)発明者 岩佐 誠一
 神奈川県川崎市中原区上小田中4丁目1番
 1号 富士通株式会社内